



Gastreferat

Mittwoch, 28. Februar 2018

17:10 Uhr im Gebäude 4, Raum 4.006a

High Speed ADC beyond 50GSamples/s

Referent:

Dr. Lukas Kull, IBM, Lead ADC Research / I/O Technology

Die in Zukunft geforderten Netzwerkbandbreiten benötigen Analog-Digital Konverter (ADC) mit sehr hohen Abtastraten von einigen 10 Gigasamples pro Sekunde (GSps). SAR (successive approximation register) ADCs eignen sich besonders gut und können als stromsparende Bausteine schneller TI (time-interleaved) ADCs verwendet werden.

Dieser Vortrag gibt einen Einblick in die für moderne CMOS Prozesse hervorragend geeigneten SAR ADCs und wie daraus ADCs mit >50 GSps gebaut werden können.

Referent

Lukas Kull hat Elektrotechnik an der ETH studiert und das Doktorat an der EPFL zusammen mit IBM Research abgeschlossen. Seit 2010 arbeitet er bei IBM Research in Rüschlikon und beschäftigt sich mit schnellen Analog-Digital Konvertern, IR und THz Detektoren sowie Hardware für AI. In diesen Bereichen ist er Autor oder Co-Autor von mehr als 40 Publikationen und 25 Patenten.

